

## 低功耗视频开关， 用于双SCART连接器

### 概述

MAX9655/MAX9656双SCART开关能够实现机顶盒解码芯片和两个外部SCART连接器之间的视频信号切换。在TV\_SEL逻辑输入控制下，MAX9655选择将编码器或VCR SCART的CVBS信号和RGB信号切换到TV SCART。通常编码器的CVBS信号总是切换到VCR SCART。

除了受VCR\_SEL逻辑输入控制外MAX9656和MAX9655相同，该逻辑输入控制MAX9656将编码器或TV SCART的CVBS信号切换到VCR SCART。MAX9656还具有低功耗关断模式，该模式下静态电流降至35 $\mu$ A。

输入视频信号必须交流耦合至输入端，输入端具有同步头钳位功能，用于设置内部直流电平。在输入级之后，多路复用器选择切换到重建滤波器和输出放大器的视频信号。重建滤波器针对标清信号进行优化，在9.5MHz频带内具有 $\pm$ 1dB的通带平坦度，在27MHz频点具有47dB衰减。

放大器具有2V/V增益，输出可直流耦合到一个75 $\Omega$ 负载，等效于2个视频负载，也可以交流耦合到一个150 $\Omega$ 负载。

### 应用

SCART机顶盒

### 特性

- ◆ 为视频信号提供双路SCART支持
- ◆ 支持来自TV SCART的CVBS输入(MAX9656)
- ◆ 重建滤波器具有9.5MHz通带，27MHz频点提供47dB衰减
- ◆ 2V/V固定增益
- ◆ 输入同步头钳位
- ◆ 2.7V至3.6V单电源供电

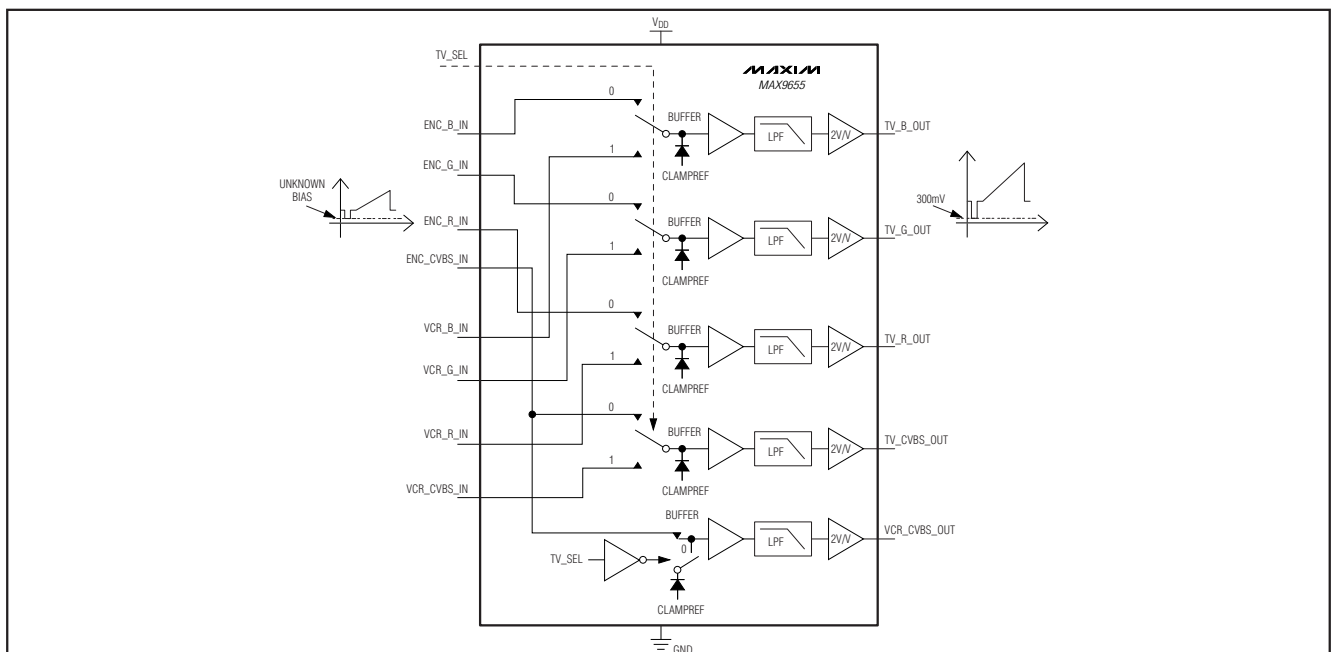
### 订购信息

PART	PIN-PACKAGE	TV SCART CVBS RETURN SUPPORT
MAX9655AEE+	16 QSOP	No
MAX9656AEP+	20 QSOP	Yes

注：所有器件工作在-40°C至+125°C温度范围。  
+表示无铅/符合RoHS标准的封装。

引脚配置和典型应用电路在数据资料的最后给出。

### 功能框图



# 低功耗视频开关, 用于双SCART连接器

## ABSOLUTE MAXIMUM RATINGS

Supply Voltage	
$V_{DD}$ to GND	-0.3V to +4V
All Video and Logic Input Pins	(GND - 0.3V) to +4V
Duration of Output Short Circuit to $V_{DD}$ or GND	Continuous
Continuous Input Current	
All Video and Logic Input Pins	$\pm 20$ mA
Continuous Power Dissipation ( $T_A = +70^\circ\text{C}$ )	
16-Pin QSOP (derate 8.3mW/ $^\circ\text{C}$ above $+70^\circ\text{C}$ )	667mW
20-Pin QSOP (derate 9.1mW/ $^\circ\text{C}$ above $+70^\circ\text{C}$ )	727mW

Operating Temperature Range	-40 $^\circ\text{C}$ to +125 $^\circ\text{C}$
Junction Temperature	+150 $^\circ\text{C}$
Storage Temperature Range	-65 $^\circ\text{C}$ to +150 $^\circ\text{C}$
Lead Temperature (soldering, 10s)	+300 $^\circ\text{C}$

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

## ELECTRICAL CHARACTERISTICS

( $V_{DD} = 3.3\text{V}$ ,  $V_{GND} = 0$ ,  $V_{SHDN} = V_{DD}$ ,  $V_{CR\_SEL} = V_{DD}$ ,  $T_V\_SEL = V_{DD}$ ,  $R_L = 150\Omega$  to GND,  $T_A = T_{MIN}$  to  $T_{MAX}$ , unless otherwise noted. Typical values are at  $T_A = +25^\circ\text{C}$ .) (Note 1)

PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS
Supply Voltage Range	$V_{DD}$	Guaranteed by power-supply rejection test		2.7	3.3	3.6	V
Quiescent Supply Current	$I_{DD}$	No load			21	45	mA
Shutdown Supply Current	$I_{SHDN}$	$V_{SHDN} = T_V\_SEL = V_{CR\_SEL} = GND$ (MAX9656 only)			35	70	$\mu\text{A}$
Input Voltage		Unselected input			$V_{DD}/3$		V
Input Resistance		Unselected input			222		k $\Omega$
Sync-Tip Clamp Level	$V_{CLP}$			0.23	0.3	0.39	V
Input Voltage Range		Guaranteed by output-voltage swing	$2.7\text{V} \leq V_{DD} \leq 3.6\text{V}$			1.05	V <sub>P-P</sub>
			$3.0\text{V} \leq V_{DD} \leq 3.6\text{V}$			1.2	
Sync Crush		Sync-tip clamp; percentage reduction in sync pulse (0.3V <sub>P-P</sub> ); guaranteed by input clamping current measurement				2	%
Input Clamping Current					1	2	$\mu\text{A}$
Maximum Input Source Resistance					300		$\Omega$
DC Voltage Gain	$A_V$	$R_L = 150\Omega$ to GND (Note 2)	$V_{DD} = 2.7\text{V}$ , $0\text{V} \leq V_{IN} \leq 1.05\text{V}$	1.96	2	2.04	V/V
			$V_{DD} = 3.0\text{V}$ , $0\text{V} \leq V_{IN} \leq 1.2\text{V}$	1.96	2	2.04	
DC Gain Mismatch		Guaranteed by output-voltage swing		-2		+2	%
Output Level		Measured at output, $C_{IN} = 0.1\mu\text{F}$ to GND		0.218	0.3	0.39	V
Output-Voltage Swing		Measured at output, $V_{DD} = 2.7\text{V}$ , $V_{IN} = V_{CLP}$ to $(V_{CLP} + 1.05\text{V})$ , $R_L = 150\Omega$ to $-0.2\text{V}$			2.1		V <sub>P-P</sub>
		Measured at output, $V_{DD} = 2.7\text{V}$ , $V_{IN} = V_{CLP}$ to $(V_{CLP} + 1.05\text{V})$ , $R_L = 150\Omega$ to $V_{DD}/2$			2.1		
		Measured at output, $V_{DD} = 3.0\text{V}$ , $V_{IN} = V_{CLP}$ to $(V_{CLP} + 1.2\text{V})$ , $R_L = 150\Omega$ to $-0.2\text{V}$			2.4		
		Measured at output, $V_{DD} = 3.0\text{V}$ , $V_{IN} = V_{CLP}$ to $(V_{CLP} + 1.2\text{V})$ , $R_L = 150\Omega$ to $V_{DD}/2$			2.4		
		Measured at output, $V_{DD} = 3.135\text{V}$ , $V_{IN} = V_{CLP}$ to $(V_{CLP} + 1.05\text{V})$ , $R_L = 75\Omega$ to $-0.2\text{V}$			2.1		

# 低功耗视频开关， 用于双SCART连接器

MAX9655/MAX9656

## ELECTRICAL CHARACTERISTICS (continued)

( $V_{DD} = 3.3V$ ,  $V_{GND} = 0$ ,  $V_{\overline{SHDN}} = V_{DD}$ ,  $V_{CR\_SEL} = V_{DD}$ ,  $TV\_SEL = V_{DD}$ ,  $R_L = 150\Omega$  to GND,  $T_A = T_{MIN}$  to  $T_{MAX}$ , unless otherwise noted. Typical values are at  $T_A = +25^\circ C$ .) (Note 1)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS	
Output Short-Circuit Current		Short to GND (sourcing)		140		mA	
		Short to $V_{DD}$ (sinking)		70			
Output Resistance	$R_{OUT}$	$V_{OUT} = 1.5V$ , $-10mA \leq I_{LOAD} \leq +10mA$		0.2		$\Omega$	
Power-Supply Rejection Ratio		$2.7V \leq V_{DD} \leq 3.6V$	48	64		dB	
		$f = 1MHz$ , $100mV_{P-P}$		20			
Standard-Definition Reconstruction Filter		$V_{OUT} = 2V_{P-P}$ , reference frequency is 100kHz, $\pm 1dB$ passband flatness		9.5		MHz	
		$V_{OUT} = 2V_{P-P}$ , reference frequency is 100kHz	$f = 5.5MHz$		0.1		dB
			$f = 9.5MHz$		-1		
			$f = 10MHz$		-3		
$f = 27MHz$		-47					
Differential Gain	DG	5-step modulated staircase of 129mV step size and 286mV peak-to-peak subcarrier amplitude, $f = 4.43MHz$		0.4		%	
Differential Phase	DP	5-step modulated staircase of 129mV step size and 286mV peak-to-peak subcarrier amplitude, $f = 4.43MHz$		0.45		deg	
Group-Delay Distortion		$100kHz \leq f \leq 5MHz$ , outputs are $2V_{P-P}$		9		ns	
Peak Signal to RMS Noise		$100kHz \leq f \leq 5MHz$		71		dB	
2T Pulse Response		$2T = 200ns$		0.2		K%	
2T Bar Response		$2T = 200ns$ ; bar time is $18\mu s$ ; the beginning 2.5% and the ending 2.5% of the bar time are ignored		0.2		K%	
2T Pulse-to-Bar K Rating		$2T = 200ns$ ; bar time is $18\mu s$ ; the beginning 2.5% and the ending 2.5% of the bar time are ignored		0.3		K%	
Nonlinearity		5-step staircase		0.1		%	
Output Impedance		$f = 5.5MHz$		8.07		$\Omega$	
All-Hostile Crosstalk		$f = 15kHz$		-82		dB	
		$f = 4.43MHz$		-78			
Output-to-Input Crosstalk		$f = 30MHz$		-68		dB	
<b>LOGIC SIGNALS (MAX9655: <math>TV\_SEL</math>, MAX9656: <math>TV\_SEL</math>, <math>V_{CR\_SEL}</math>, <math>\overline{SHDN}</math>)</b>							
Logic-Low Threshold	$V_{IL}$	$T_A = +25^\circ C$			$0.3 \times V_{DD}$	V	
Logic-High Threshold	$V_{IH}$	$T_A = +25^\circ C$		$0.7 \times V_{DD}$		V	
Logic Input Current	$I_{IN}$	$T_A = +25^\circ C$			10	$\mu A$	

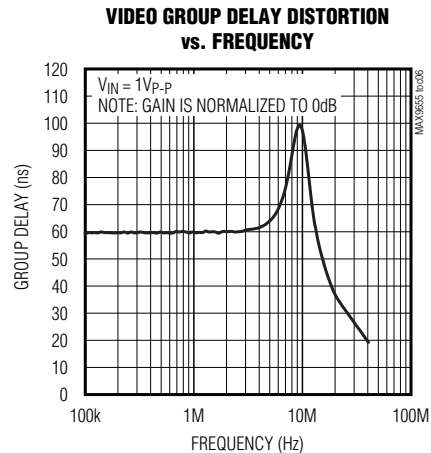
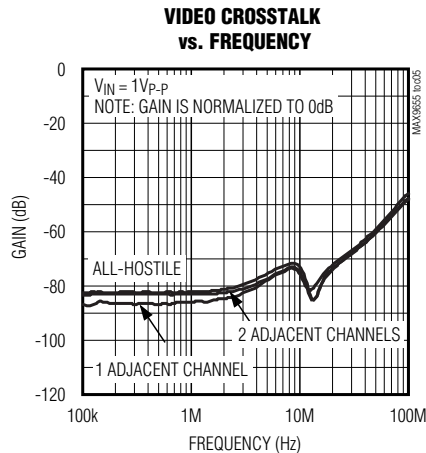
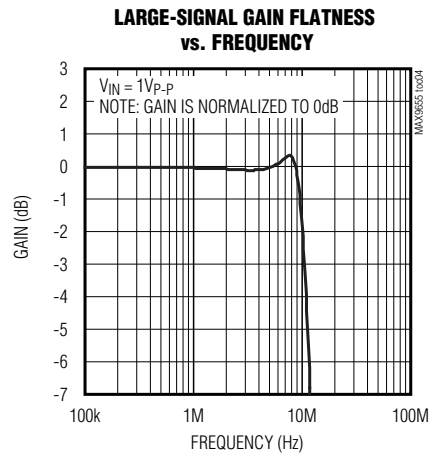
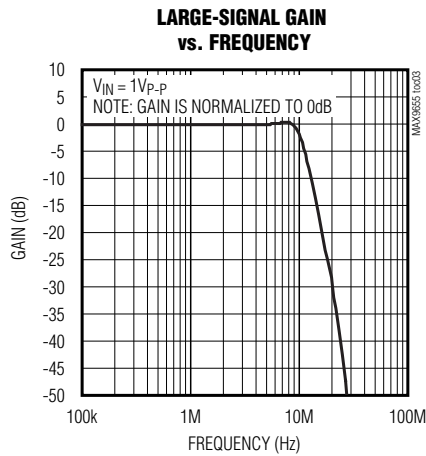
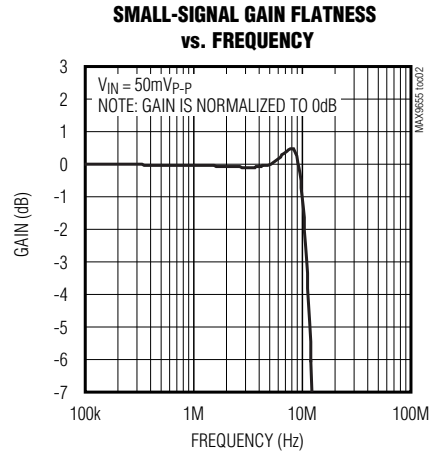
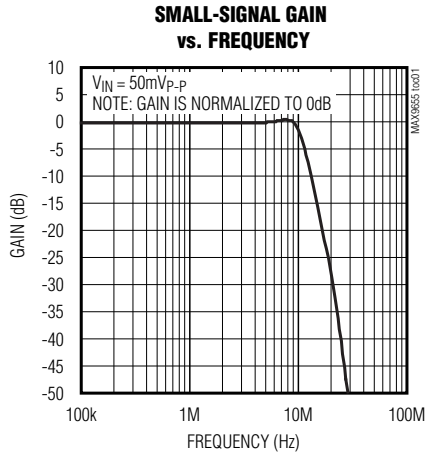
**Note 1:** All devices are 100% production tested at  $T_A = +25^\circ C$ . Specifications over temperature limits are guaranteed by design.

**Note 2:** Voltage gain ( $A_v$ ) is a two-point measurement in which the output-voltage swing is divided by the input-voltage swing.

# 低功耗视频开关， 用于双SCART连接器

## 典型工作特性

( $V_{DD} = 3.3V$ ,  $V_{GND} = 0$ ,  $V_{SHDN} = V_{DD}$ ,  $R_L = 150\Omega$  to GND,  $T_A = +25^\circ C$ .)

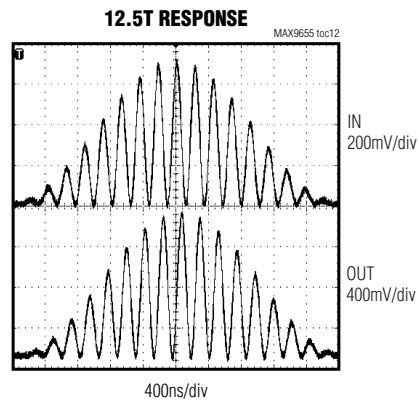
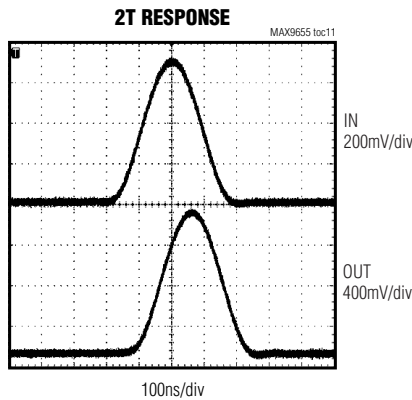
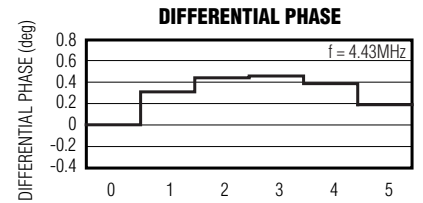
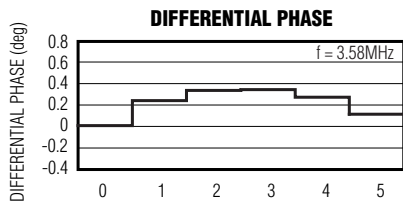
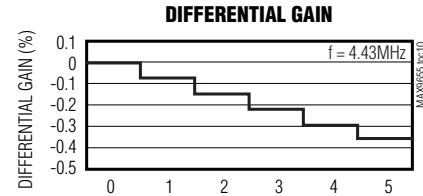
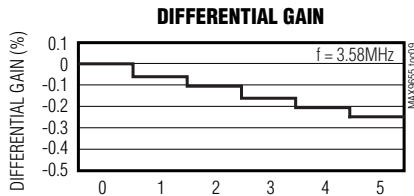
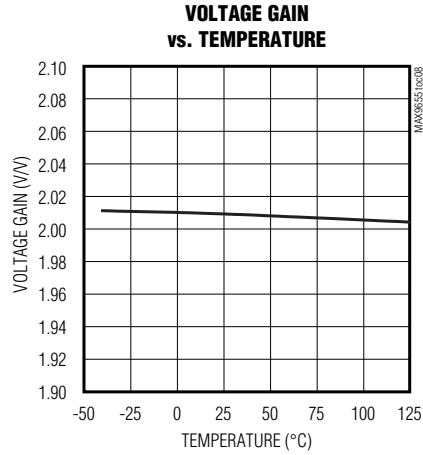
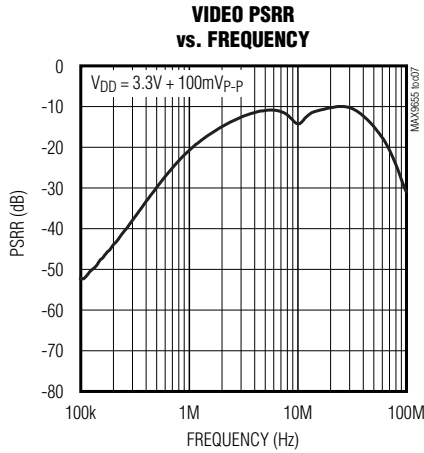


# 低功耗视频开关， 用于双SCART连接器

典型工作特性(续)

( $V_{DD} = 3.3V$ ,  $V_{GND} = 0$ ,  $V_{SHDN} = V_{DD}$ ,  $R_L = 150\Omega$  to GND,  $T_A = +25^\circ C$ .)

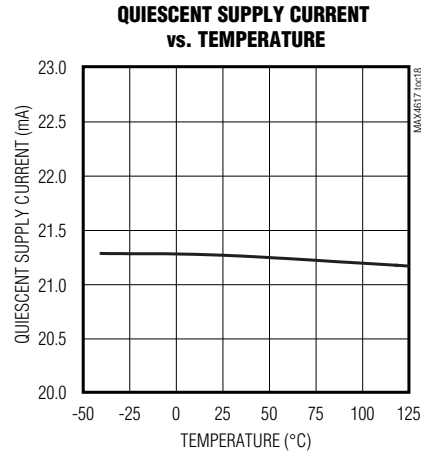
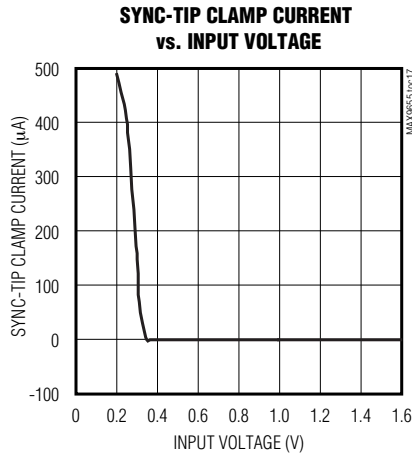
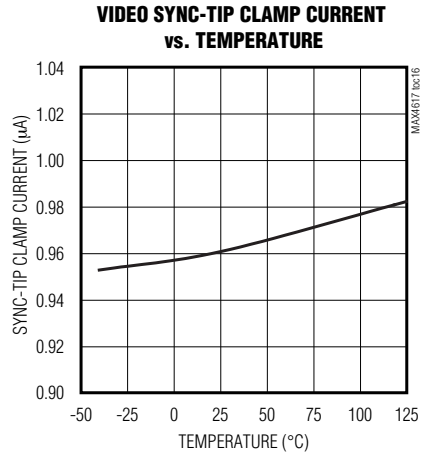
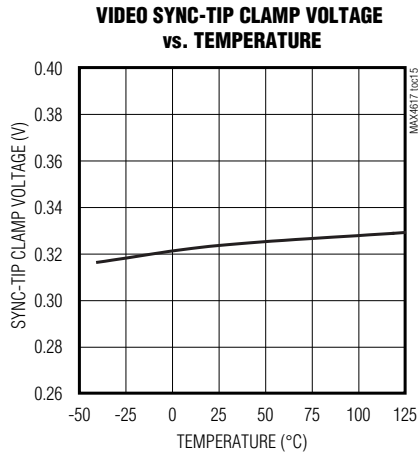
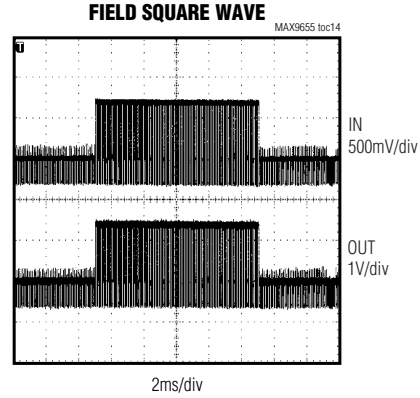
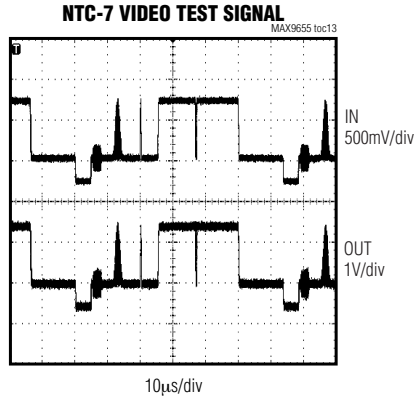
MAX9655/MAX9656



# 低功耗视频开关， 用于双SCART连接器

典型工作特性(续)

( $V_{DD} = 3.3V$ ,  $V_{GND} = 0$ ,  $V_{SHDN} = V_{DD}$ ,  $R_L = 150\Omega$  to GND,  $T_A = +25^\circ C$ .)



# 低功耗视频开关， 用于双SCART连接器

引脚说明

MAX9655/MAX9656

引脚		名称	功能
MAX9655	MAX9656		
1	2	ENC_B_IN	编码器蓝色视频输入，通过一个0.1 $\mu$ F电容交流耦合信号。
2	3	ENC_G_IN	编码器绿色视频输入，通过一个0.1 $\mu$ F电容交流耦合信号。
3	4	ENC_R_IN	编码器红色视频输入，通过一个0.1 $\mu$ F电容交流耦合信号。
4	5	ENC_CVBS_IN	编码器复合视频输入，通过一个0.1 $\mu$ F电容交流耦合信号。
5	6	VCR_B_IN	VCR SCART蓝色视频输入，通过一个0.1 $\mu$ F电容交流耦合信号。
6	7	VCR_G_IN	VCR SCART绿色视频输入，通过一个0.1 $\mu$ F电容交流耦合信号。
7	8	VCR_R_IN	VCR SCART红色视频输入，通过一个0.1 $\mu$ F电容交流耦合信号。
8	9	VCR_CVBS_IN	VCR SCART复合视频输入，通过一个0.1 $\mu$ F电容交流耦合信号。
9	11	GND	地。
10	13	VCR_CVBS_OUT	VCR SCART复合视频输出。同步头偏置在0.3V。
11	14	TV_CVBS_OUT	TV SCART复合视频输出。同步头偏置在0.3V。
12	15	TV_R_OUT	TV SCART红色视频输出，同步头偏置在0.3V。
13	16	TV_G_OUT	TV SCART绿色视频输出，同步头偏置在0.3V。
14	17	TV_B_OUT	TV SCART蓝色视频输出，同步头偏置在0.3V。
15	18	TV_SEL	TV SCART输出选择。连接至GND，将编码器视频信号切换到TV SCART输出；连接至V <sub>DD</sub> ，将VCR SCART视频信号切换到TV SCART输出。
16	19	V <sub>DD</sub>	电源正极，采用一个0.1 $\mu$ F陶瓷电容旁路至GND。
—	1	TV_CVBS_IN	电视SCART复合视频输入，通过一个0.1 $\mu$ F电容交流耦合信号。
—	10	N.C.	无连接，内部没有连接。
—	12	$\overline{\text{SHDN}}$	低电平有效关断逻辑输入。连接至GND，使器件处于关断模式；连接至V <sub>DD</sub> ，器件正常工作。
—	20	VCR_SEL	VCR SCART输出选择。连接至GND，将ENC_CVBS_IN切换到VCR SCART CVBS输出；连接至V <sub>DD</sub> ，将TV_CVBS_IN切换到VCR SCART CVBS输出。

## 详细说明

MAX9655或者MAX9656可以构成机顶盒中低成本双SCART方案的视频部分，实现部分SCART功能。MAX9655/MAX9656选择将编码器或VCR SCART的CVBS、红色、绿色以及蓝色视频信号切换至TV SCART。MAX9655/MAX9656支持一路CVBS信号至VCR SCART的输出。在MAX9655中，编码器的CVBS信号被切换至VCR SCART。

在MAX9656中，切换到VCR SCART的CVBS信号可以来自编码器或TV SCART。典型应用中，VCR (或DVD刻录机)记录来自机顶盒的电视节目。这种情况下，编码器是CVBS

信号源。当人们需要把电视天线接收到的电视节目记录到自己的VCR (更有可能是DVD刻录机)时，TV SCART CVBS返回通路有助于实现这一功能。电视节目从电视传送至机顶盒，然后传送到VCR。

MAX9655和MAX9656集成了视频重建滤波器，因此，当编码器视频信号切换到TV SCART或VCR SCART时，可以对视频数/模转换器(DAC)输出的台阶和尖峰信号进行平滑滤波。即使来自VCR SCART的输入视频信号已经过滤波，重建滤波器足够宽的频带也不会劣化VCR SCART的视频信号。

## 低功耗视频开关， 用于双SCART连接器

由于输入同步头钳位能够恢复直流电平，输入视频信号可以有直流偏置。输出放大器增益为2V/V。MAX9655/MAX9656采用3.3V单电源供电，具有较低的静态功耗和平均功耗。此外，MAX9656还支持关断模式。

### 工作模式

TV\_SEL控制将编码器或VCR视频信号送至TV SCART，请参考表1。

在MAX9656内部，VCR\_SEL控制将TV SCART或编码器的CVBS信号送至VCR SCART。 $\overline{\text{SHDN}}$ 控制器件的工作或关闭，请参考表2和表3。关断模式下，MAX9656输出为高阻态。

### 输入

每路视频信号必须通过0.1 $\mu\text{F}$ 电容交流耦合至MAX9655/MAX9656。MAX9655/MAX9656提供同步头钳位和偏置电路，恢复经过输入耦合电容后的视频信号的直流电平。选择一路视频输入后，输入具有同步头钳位，可以接收有同步脉冲的视频信号或在同步期间达到其最小电平的信号。具有消隐和同步的复合视频(CVBS)信号是具有同步脉冲的视频信号的一个例子。RGBS信号组中的红、绿、蓝信号是在同步期间返回消隐电平的例子。同步头电压由内部设置为300mV。

没有选择视频输入时，如果视频源将视频信号驱动到视频复用器等其它视频电路，MAX9655和MAX9656输入不会干扰视频信号。输入偏置在 $V_{\text{DD}}/3$ ，提供足够的电位以上的电平，因此，ESD二极管不会随着视频信号变化而出现正向偏压。输入阻抗是220k $\Omega$ ，表明电流输出视频DAC

表1. TV\_SEL逻辑(MAX9655和MAX9656)

LOGIC STATE	MODE
Low	Encoder video signals are routed to the TV SCART.
High	VCR SCART video signals are routed to the TV SCART.

表2. VCR\_SEL逻辑(MAX9656)

LOGIC STATE	MODE
Low	CVBS signal from encoder is routed to the VCR SCART.
High	CVBS signal from the TV SCART is routed to the VCR SCART.

表3.  $\overline{\text{SHDN}}$ 逻辑(MAX9656)

LOGIC STATE	MODE
Low	Off
High	On

的负载可以忽略不计。这一状态的唯一例外是ENC\_CVBS\_IN (MAX9655)，其输入电路始终保持同步头钳位。表4总结了由TV\_SEL确定的MAX9655的有效输入电路；表5总结了由TV\_SEL和VCR\_SEL确定的MAX9656的有效输入电路。

当MAX9656处于关断模式时，其输入偏置在相同电压，等效阻抗与未选择的输入相同。

表4. 由TV\_SEL状态确定的MAX9655的输入电路

INPUT	INPUT CIRCUIT (TV_SEL = LOW)	INPUT CIRCUIT (TV_SEL = HIGH)
ENC_B_IN	Sync-tip clamp	Bias
ENC_G_IN	Sync-tip clamp	Bias
ENC_R_IN	Sync-tip clamp	Bias
ENC_CVBS_IN	Sync-tip clamp	Sync-tip clamp
VCR_B_IN	Bias	Sync-tip clamp
VCR_G_IN	Bias	Sync-tip clamp
VCR_R_IN	Bias	Sync-tip clamp
VCR_CVBS_IN	Bias	Sync-tip clamp



# 低功耗视频开关， 用于双SCART连接器

MAX9655/MAX9656

表5. 由TV\_SEL状态确定的MAX9656的输入电路

INPUT	INPUT CIRCUIT (TV_SEL = LOW)		INPUT CIRCUIT (TV_SEL = HIGH)	
ENC_B_IN	Sync-tip clamp		Bias	
ENC_G_IN	Sync-tip clamp		Bias	
ENC_R_IN	Sync-tip clamp		Bias	
ENC_CVBS_IN	Sync-tip clamp (VCR_SEL = 0)	Sync-tip clamp (VCR_SEL = 1)	Sync-tip clamp (VCR_SEL = 0)	Bias (VCR_SEL = 1)
TV_CVBS_IN	Bias (VCR_SEL = 0)	Sync-tip clamp (VCR_SEL = 1)	Bias (VCR_SEL = 0)	Sync-tip clamp (VCR_SEL = 1)
VCR_B_IN	Bias		Sync-tip clamp	
VCR_G_IN	Bias		Sync-tip clamp	
VCR_R_IN	Bias		Sync-tip clamp	
VCR_CVBS_IN	Bias		Sync-tip clamp	

注：VCR\_SEL = X (无关项，除非另有说明)。

## 视频滤波器

MAX9655/MAX9656视频滤波器具有9.5MHz的±1dB通频带，在27MHz频点的衰减为47dB，适用于任何信号源(例如，广播和DVD)的标清视频信号。广播视频信号受通道限制：NTSC信号带宽为4.2MHz，PAL信号带宽为5MHz。而DVD播放器的视频信号不受通道限制，所以，DVD视频信号带宽接近6.75MHz的奈奎斯特上限。建议：ITU-R BT.601-5规定标清视频信号的采样率为13.5MHz，因此，信号的最大带宽是6.75MHz。为降低滤波要求，目前大部分视频系统把采样率提高两倍，电流输出视频DAC的时钟为27MHz。

## 输出

视频输出放大器既可以源出电流也可以吸入负载电流，支持直流或交流耦合的输出负载。放大器输出级需要相对于电源摆幅留出大约300mV的余量。器件的内部电平转换电路将输出同步头偏置在大约300mV。

如果电源电压高于3.135V (比3.3V电源低5%)，每个放大器可以驱动两个直流耦合的对地视频负载。如果电源电压低于3.135V，每个放大器只能驱动一个直流耦合或交流耦合的视频负载。

## 应用信息

### 双SCART连接器音频开关

除了视频信号，SCART连接器还支持全双工左、右声道音频信号。图1给出了MAX9655的一个音频切换电路。注意，也可以采用低成本的分立元件。假设机顶盒芯片直接产生左、右声道音频信号，或机顶盒芯片向立体声音频DAC发送I<sup>2</sup>S数据流，产生左、右声道音频信号。两种情况下，音频信号在送入音频开关之前都首先经过滤波，并通过双音频运算放大器进行放大。

图2给出了MAX9656的一个音频开关。与MAX9656的视频信号处理方式相似，来自机顶盒芯片的音频信号或TV SCART音频信号被切换到VCR SCART。

### 交流耦合输出

如图3所示，由于输出级可以源出或吸入电流，输出可以采用交流耦合。耦合电容应采用220μF或更大电容，以保证该电容与150Ω视频传输线等效电阻构成的高通滤波器的角频率为4.8Hz或更低。PAL系统的帧频为25Hz，角频率应远远低于帧频。

# 低功耗视频开关， 用于双SCART连接器

MAX9655/MAX9656

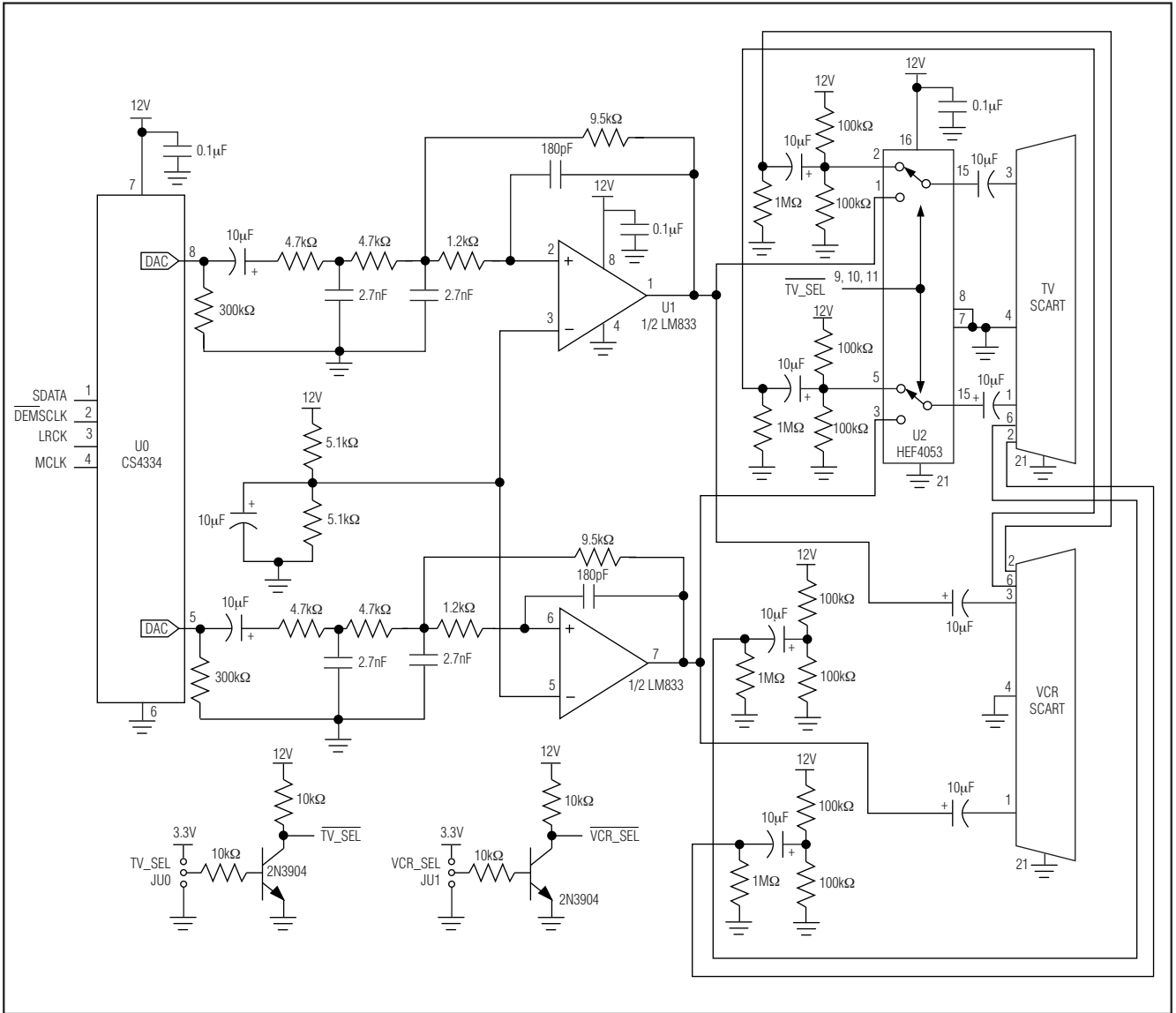


图1. MAX9655 音频开关

# 低功耗视频开关， 用于双SCART连接器

MAX9655/MAX9656

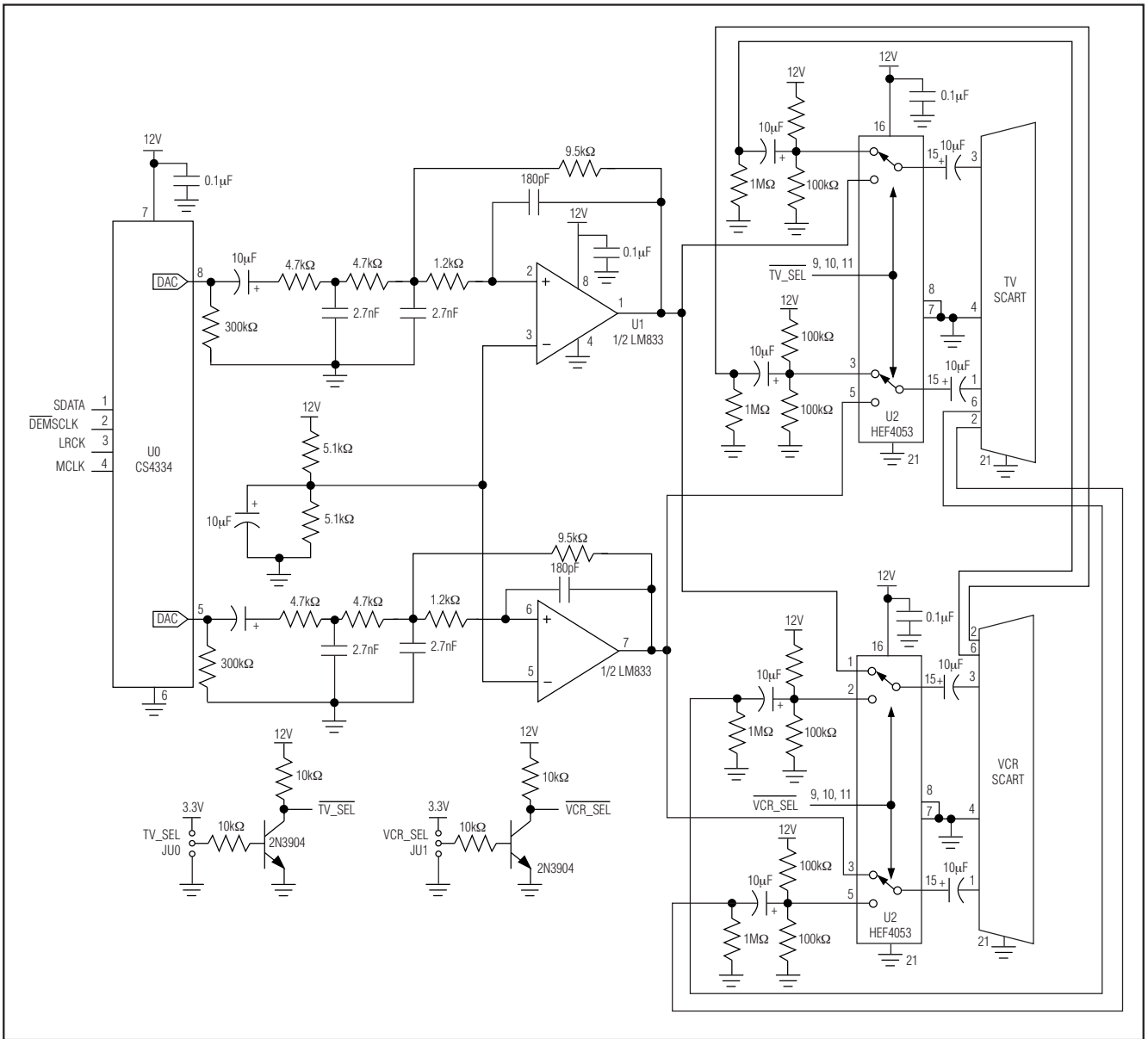


图2. MAX9656音频开关

# 低功耗视频开关， 用于双SCART连接器

表6. MAX9655/MAX9656的静态功耗和平均功耗

MEASUREMENTS	POWER CONSUMPTION (mW)	CONDITIONS
Quiescent Power Consumption	69	No load.
Average Power Consumption	175 (MAX9655)	150Ω to ground on each output. 50% flat field signal on each input.
	200 (MAX9656)	

## 功耗

由于采用3.3V供电和低功耗电路设计，MAX9655/MAX9656的静态功耗和平均功耗非常低。静态功耗定义为MAX9655/MAX9656在空载情况下，没有视频信号时的功耗。

平均功耗代表器件将视频信号驱动到实际负载时的标称功耗。当MAX9655/MAX9656采用50%的平场信号驱动150Ω对地负载时，可以测得平均功耗，平场信号用来模拟实际的视频信号。

表6列出了MAX9655/MAX9656的静态功耗和平均功耗。

## 电源旁路和接地

MAX9655/MAX9656采用最低2.7V的单电源供电，支持低功耗工作。采用一个0.1μF电容将V<sub>DD</sub>旁路至GND。所有外部元件应尽可能靠近器件放置。

## 芯片信息

PROCESS: BiCMOS

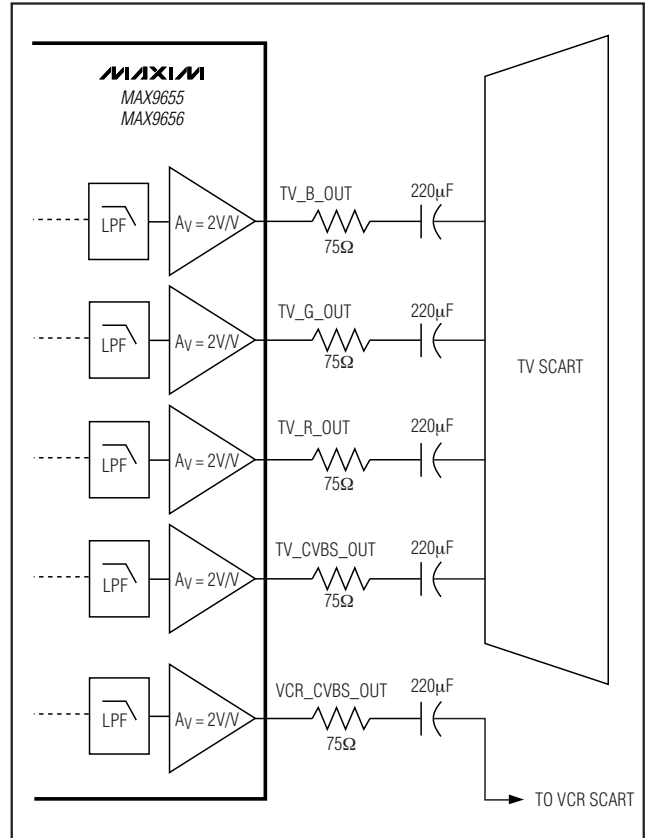
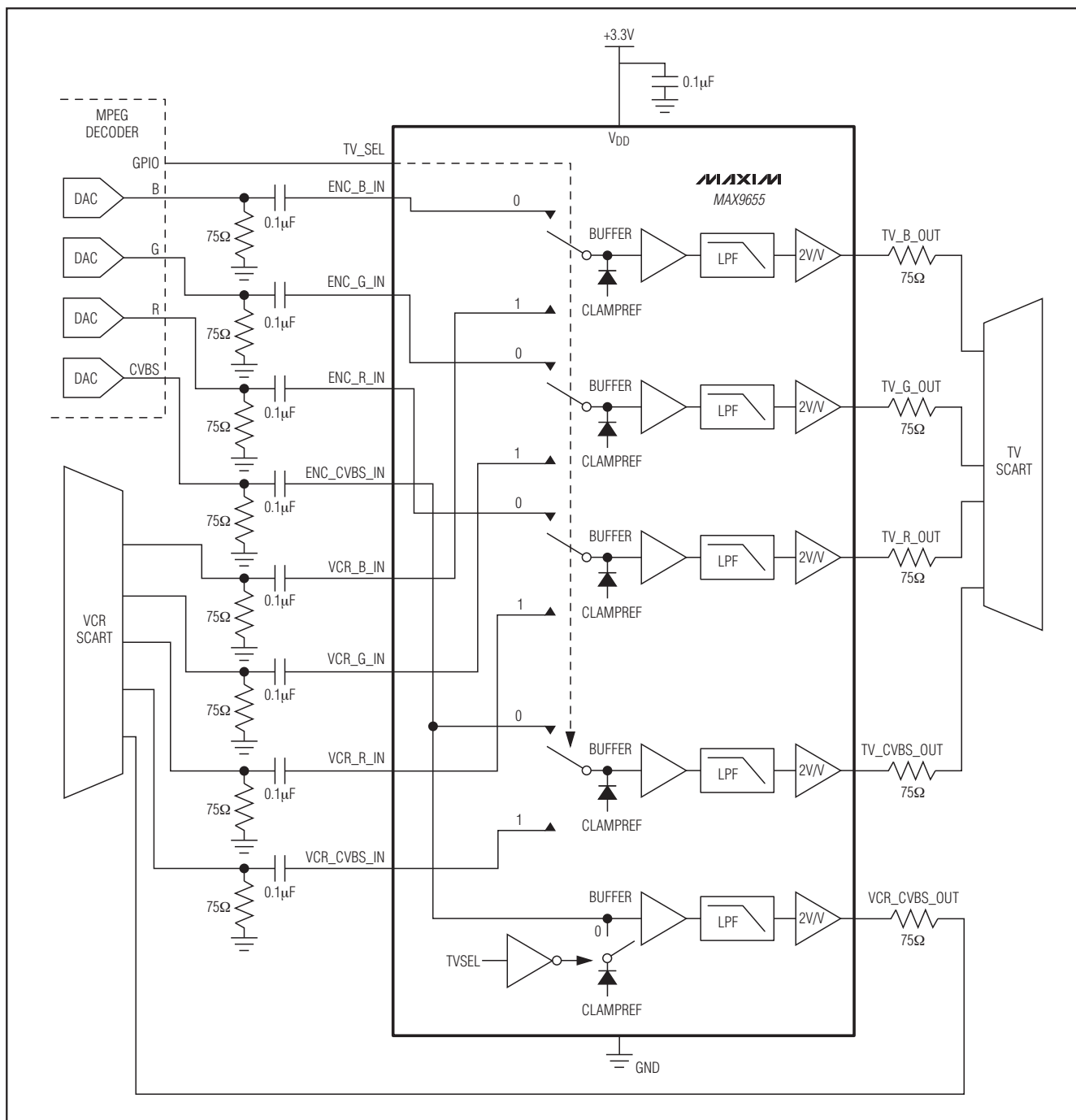


图3. 交流耦合输出

# 低功耗视频开关， 用于双SCART连接器

典型应用电路

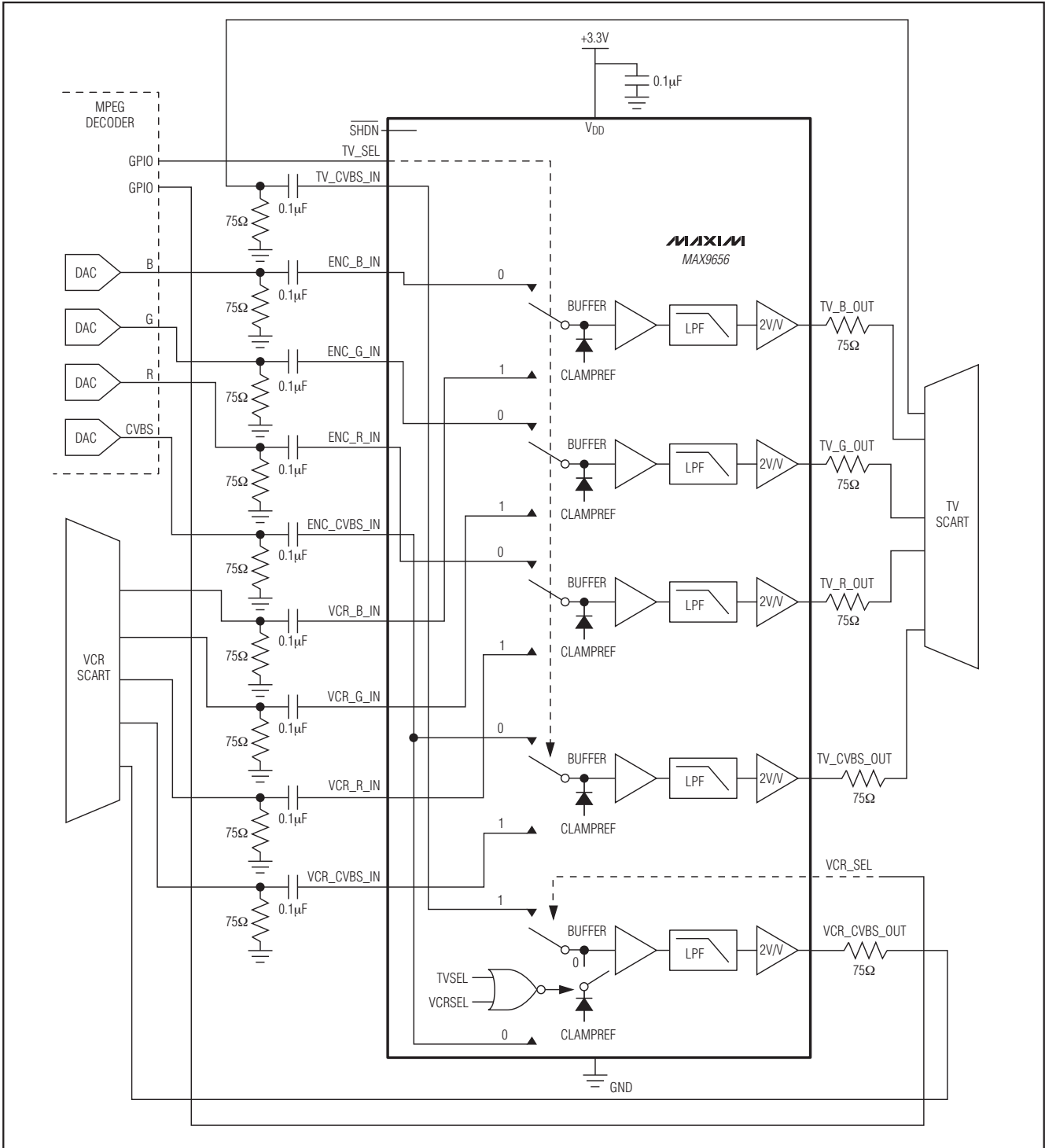
MAX9655/MAX9656



# 低功耗视频开关， 用于双SCART连接器

MAX9655/MAX9656

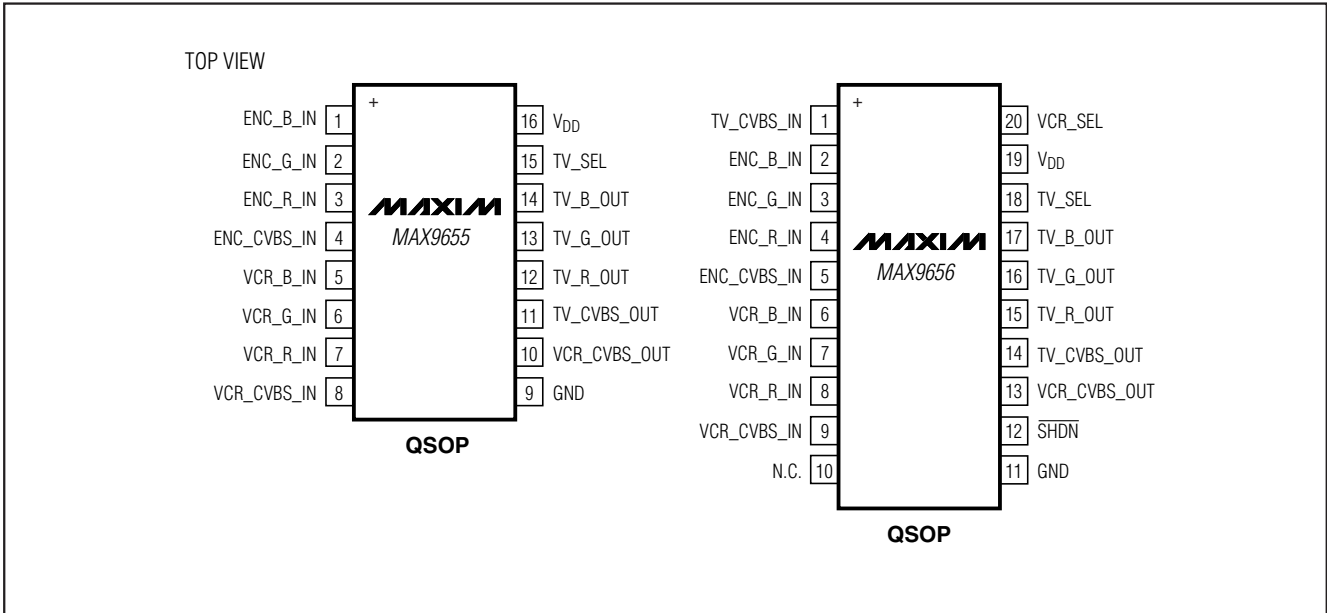
典型应用电路(续)



# 低功耗视频开关， 用于双SCART连接器

引脚配置

MAX9655/MAX9656



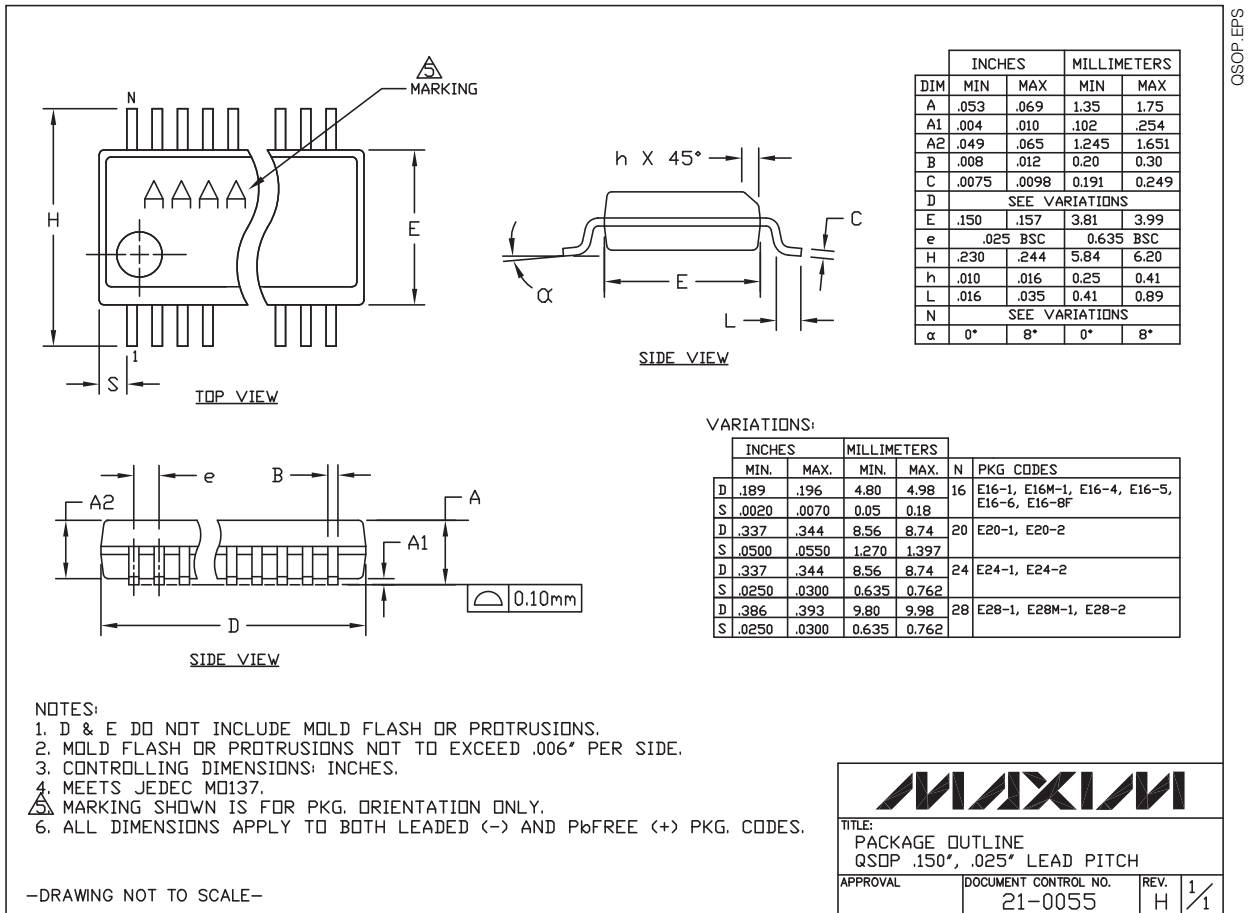
# 低功耗视频开关， 用于双SCART连接器

MAX9655/MAX9656

封装信息

如需最近的封装外形信息和焊盘布局，请查询 [www.maxim-ic.com.cn/packages](http://www.maxim-ic.com.cn/packages)。

封装类型	封装编码	文档编号
16 QSOP	E16-4	<a href="#">21-0055</a>
20 QSOP	E20-1	<a href="#">21-0055</a>





# 低功耗视频开关， 用于双SCART连接器

修订历史

修订次数	修订日期	说明	修改页
0	3/08	最初版本。	—
1	10/08	删除MAX9656未来产品注释，更新了关断时的电源电流参数，更新表6。	1, 2, 12
2	11/08	更新 <i>Electrical Characteristics</i> 表中关断电源电流的最大值。	2

MAX9655/MAX9656

## Maxim北京办事处

北京 8328信箱 邮政编码 100083

免费电话：800 810 0310

电话：010-6211 5199

传真：010-6211 5299

Maxim不对Maxim产品以外的任何电路使用负责，也不提供其专利许可。Maxim保留在任何时间、没有任何通报的前提下修改产品资料和规格的权利。

**Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600** \_\_\_\_\_ 17